

# Camille Coti

Née le 17/11/84 à Paris

## Affectation

*IUT de Villetaneuse*

Département R&T

## Laboratoire

*LIPN, CNRS UMR 7030*

Mail : [camille.coti@univ-paris13.fr](mailto:camille.coti@univ-paris13.fr)

Web : <http://lipn.univ-paris13.fr/~coti>

## Adresse administrative

LIPN, Institut Galilée

Université Paris 13, Sorbonne-Paris-Cité

99 avenue Jean-Baptiste Clément

93 430 Villetaneuse

Téléphone : +33.1.49.40.36.93

## Table des matières

|                      |   |
|----------------------|---|
| Fonctions occupées   | 1 |
| Cursus universitaire | 1 |
| Enseignement         | 2 |
| Publications         | 4 |

## Fonctions occupées

- Depuis 2010**     **Maître de conférences en informatique** à l'*Université Paris 13*. IUT de Villetaneuse, département Réseaux et Télécommunications.
- 12/12 - 04/13**     **Consultante R&D** dans la start-up *KoDe*, sur le développement d'un SGBD à hautes performances, en cumul de mes fonctions, pendant 5 mois aux 3/5.
- 11/09 - 08/10**     **Post-doc** à *Iowa State University* (USA) département de Mathématiques, groupe High Performance Computing (10 mois).
- 10/06 - 11/09**     **Doctorante** à l'*INRIA Saclay-Île de France*, projet Grand Large (INRIA et LRI).  
**Visites de recherche** à *University of Tennessee, Knoxville*, laboratoire Innovative Computing Laboratory. Trois visites de 6, 6 et 10 mois.
- 04/06 - 09/06**     **Stage de fin d'études** à l'*INRIA Saclay-Île de France*, projet Grand Large (5,5 mois).
- 07/05 - 08/05**     **Stage** au *King's College, London*, département de mathématiques (2 mois).

## Cursus universitaire

- 2006-09**     **Doctorat en informatique** à l'*Université Paris Sud-XI*. Thèse soutenue le 10 novembre 2009, mention très honorable. Directeur de thèse : Franck Cappello. Titre : "Environnements d'exécution pour applications parallèles communiquant par passage de messages pour les systèmes à grande échelle et les grilles de calcul".
- 2003-06**     **Diplôme d'ingénieur** en télécommunications à *Télécom INT*. Option de troisième année : Architecte de Services en Réseaux. L'*université Paris Sud-XI* m'a délivré une **équivalence de DEA** par VAE pour me permettre de m'inscrire en doctorat.

## Distinctions

- *Best Paper Award* de la conférence IEEE DCABES 2016
- Prix des meilleurs stages de la *fondation Louis Leprince-Ringuet*, fondation d'industriels soutenant le Groupement des Écoles de Télécommunications, récompensant 3 stages de fin d'études sur les 1 200 élèves de dernière année du GET.

## Enseignement

Depuis septembre 2010, j'effectue un service d'enseignement à l'IUT de Villetaneuse, où je suis rattachée au département Réseaux et Télécommunications. J'y enseigne en DUT Réseaux et Télécommunications et en licence professionnelle ASUR (Administration et Sécurité des Réseaux). Il m'arrive par ailleurs d'enseigner additionnellement dans d'autres formations et d'autres structures, notamment l'Institut Galilée. J'enseigne plus particulièrement sur les sujets suivants : introduction à la programmation, architecture, systèmes et réseaux, systèmes distribués.

Je participe de plus aux groupes de travail sur le Programme Pédagogique National de DUT Réseaux et Télécommunications, où je fais partie des groupes "système" et "réseaux".

### Résumé :

| Année     | Établissement                   | Volume eqtd | Remarques                  |
|-----------|---------------------------------|-------------|----------------------------|
| 2016–2017 | IUT de Villetaneuse             | 96h         | 1/2 CRCT                   |
|           | Institut Galilée                | 65h         |                            |
| 2015–2016 | IUT de Villetaneuse             | 170h        |                            |
| 2014–2015 | IUT de Villetaneuse             | 100h        | Arrêt maladie (7 semaines) |
|           | Institut Galilée                | 45h         |                            |
|           | Télécom SudParis                | 7h          |                            |
| 2013–2014 | IUT de Villetaneuse             | 345h        |                            |
|           | Institut Galilée                | 26h         |                            |
|           | École doctorale                 | 8h          |                            |
| 2012–2013 | IUT de Villetaneuse             | 215h        |                            |
|           | Institut Galilée                | 22h         |                            |
| 2011–2012 | IUT de Villetaneuse             | 128h        | Décharge de débutant       |
|           | Institut Galilée                | 22h         |                            |
| 2010–2011 | IUT de Villetaneuse             | 133h        | Décharge de débutant       |
|           | Institut Galilée                | 4h30        |                            |
|           | École Centrale Paris (M2 MIHPS) | 27h         |                            |
|           | École Centrale Pékin            | 1h30        |                            |
| 2009–2010 | Polytech'Paris Sud              | 40h         | Vacations                  |
| 2008–2009 | Polytech'Paris Sud              | 10h         | Vacations                  |
| 2007–2008 | IUT d'Orsay                     | 49h         | Vacations                  |

### Cours montés :

- *Grilles de Calcul et Cloud*, niveau M2 ou dernière année d'école d'ingénieur, 36h étudiant, CM et TP, Institut Galilée (2016). [Web]
- *Systèmes Distribués*, niveau M1 ou deuxième année d'école d'ingénieur, 30h étudiant, CM et TP, Institut Galilée (2016). [Web]
- *Bases des services réseaux*, niveau DUT R&T 1ère année, 16h étudiant, CM et TP, IUT de Villetaneuse (2013). [Web]
- *Technologie de l'Internet*, niveau DUT R&T 1ère année, 50h étudiant, CM, TD et TP, IUT de Villetaneuse (2013). [Web]
- *Administration système*, niveau DUT R&T 1ère année, 35h étudiant, CM, TP et photocopié, IUT de Villetaneuse (2013). [Web]

- *Introduction à l'algorithmique et à la programmation en Python*, niveau licence pro (L3) ASUR, 35h étudiant, CM, TD, TP, mini projet et polycopié, IUT de Villetaneuse (2012). Version longue [Web] Version compacte [Web]
- *Programmation client-serveur*, niveau licence pro ASUR, 25h étudiant (dernier TP monté par un collègue), polycopié de TP, IUT de Villetaneuse (2012). [Web]
- *Programmation scientifique*, module calcul numérique, niveau doctorat, 8h étudiant, CM, École Doctorale de l'Institut Galilée (2012). [Web]
- *Introduction à l'algorithmique et à la programmation en C*, niveau DUT R&T 1ère année, 60h étudiant, CM, TD, TP, mini projet et polycopié, IUT de Villetaneuse (2011). [Web]
- *Introduction à l'algorithmique et à la programmation en Java*, niveau licence pro (L3) ASUR, 35h étudiant, CM, TD, TP, mini projet et polycopié, IUT de Villetaneuse (2011). [Web]
- *Systèmes distribués*, niveau M2 ou dernière année d'école d'ingénieur, 22h étudiant, CM, TD, TP et mini projets, Institut Galilée (2011). [Web]
- *Programmation parallèle sur mémoire distribuée*, niveau M2 ou dernière année d'école d'ingénieur, 18h étudiant, CM, M2 MIHPS, École Centrale Paris (2010). [Web]
- *Introduction à la programmation parallèle*, niveau M2 ou dernière année d'école d'ingénieur, 3h étudiant, CM, Institut Galilée (2010). [Web]
- *Réseaux avancés*, niveau M2 ou dernière année d'école d'ingénieur, 40h étudiant, CM, TD, TP et mini projet, Polytech'Paris Sud (2009).

De plus, j'ai contribué ou mis à jour les cours suivants :

- *Technologies de l'Internet*, niveau DUT R&T 2ème année, monté par Laure Petrucci : mise à jour du cours, ajout de séances de CM et TP (2012). [Web]
- *Administration des systèmes d'exploitation réseaux*, niveau DUT R&T 1ère année, monté par Laure Petrucci : rédaction de sujets de TP supplémentaires (2010). [Web]

De 2014 à 2016 je participe (avec Jean-Vincent Loddo) à la préparation d'un MOOC intitulé "Introduction aux réseaux TCP/IP avec Marionnet" financé par l'IDEX SPC (total : 40 000€). Sa parution devrait avoir lieu en septembre 2016. Ce travail est compté dans mon service pour 48h sur ces deux années universitaires.

### Publications liées à l'enseignement :

- Camille Coti, Jean-Vincent Loddo et Emmanuel Viennet : An Overview of the Options Available for Practical Activities in Distributed Computing, dans *Proceedings of the 15th International Conference on Information Technology Based Higher Education and Training (ITHET16)*, Robin Braun (ed), Istanbul, septembre 2016, à paraître.
- Camille Coti, Jean-Vincent Loddo et Emmanuel Viennet : Practical activities in network courses for MOOCs, SPOCs and eLearning with Marionnet, dans *Proceedings of the 14th International Conference on Information Technology Based Higher Education and Training (ITHET15)*, Lisbonne, juin 2015. [PDF]
- Camille Coti et Jean-Vincent Loddo : Progressivité dans les modules de réseaux avec Marionnet, dans *3ème Workshop Pédagogique Réseaux & Télécoms*, novembre 2014. [PDF]
- Camille Coti : Introduction à la virtualisation en DUT R&T : retour d'expérience, dans *3ème Workshop Pédagogique Réseaux & Télécoms*, novembre 2014. [PDF]

Par ailleurs, j'ai participé à la rédaction avec Laure Gonnord, David Monniaux et Charlotte Truchet d'un guide à l'intention des étudiants en informatique donnant quelques conseils sur la façon de rendre son travail et comment communiquer avec ses enseignants :

- Camille Coti, Laure Gonnord, David Monniaux et Charlotte Truchet : Bien communiquer avec ses enseignants d'informatique à l'université [PDF]

## Publications

Ma liste de publication à jour est disponible sur ma page Web.

## Chapitres de livres

1. Camille Coti : Fault Tolerance Techniques for Distributed, Parallel Applications, dans Q. F. Hassan (Editor), *Innovative Research and Applications in Next-Generation High Performance Computing*, chapitre 1, juin 2016, IGI Global, à paraître.
2. Camille Coti et Franck Cappello : Scalable run-time environments for large-scale parallel applications, dans S. U. Khan, L. Wang, et A. Y. Zomaya (Editors), *Scalable Computing and Communications : Theory and Practice*, chapitre 26, pages 563-590, mars 2013, Wiley.
3. Krzysztof Kurowski, Bartosz Bosak, Piotr Grabowski, Mariusz Mamonski, Tomasz Piontek, George Kampis, Laszlo Gulyas, Camille Coti, Thomas Herault et Franck Cappello : QosCosGrid e-Science Infrastructure for Large-Scale Complex System Simulations, dans Werner Dubitzky, Krzysztof Kurowski et Bernhard Schott (Editors) : *QosCosGrid e-Science Infrastructure for Large-Scale Complex System Simulations*, chapitre 9, pages 163-185, janvier 2012, Wiley.
4. Martin Swain, Camille Coti, Johannes Mandel et Werner Dubitzky : A Topology-Aware Evolutionary Algorithm for Reverse-Engineering Gene Regulatory Networks, in Werner Dubitzky, Krzysztof Kurowski et Bernhard Schott (Editors) : *QosCosGrid e-Science Infrastructure for Large-Scale Complex System Simulations*, chapitre 8, pages 141-162, janvier 2012, Wiley.
5. Benoît Bertholon, Christophe Cérin, Camille Coti, Jean-Christophe Dubacq et Sébastien Varrette : Practical Security in Distributed Systems, dans *Distributed Systems (volume 1) : Design and Algorithms*, éditeurs Serge Haddad, Fabrice Kordon, Laurent Pautet et Laure Petrucci, volume 1, chapitre 11, pages 301-330, mai 2011, Wiley.

## Revue internationale

6. Franck Butelle, Laurent Alfandari, Camille Coti, Lucian Finta, Lucas Létocart, Gérard Plateau, Frédéric Roupin, Antoine Rozenknop et Roberto Wolfer Calvo : Fast Machine Reassignment, dans *Annals of Operations Research*, décembre 2015.
7. Franck Butelle et Camille Coti : Data Coherency in Distributed Shared Memory, in *the International Journal of Networking and Computing (IJNC)*, Volume 2, issue 1, pages 117-130, janvier 2012. [PDF]
8. Emmanuel Agullo, Camille Coti, Thomas Herault, Julien Langou, Sylvain Peyronnet, Ala Rezmehita, Franck Cappello et Jack Dongarra : QCG-OMPI : MPI Applications on Grids, dans *Future Generation Computer Systems*, Volume 27, issue 4, pages 357-369, avril 2011. [PDF]
9. François Berenger, Camille Coti et Kam Zhang : PAR : A PARallel And Distributed Job Crusher, dans *Bioinformatics*, volume 26, numéro 22, pages 2918-2919, novembre 2010. [PDF]
10. George Bosilca, Camille Coti, Thomas Herault, Pierre Lemarinier et Jack Dongarra : Constructing Resilient Communication Infrastructure for Runtime Environments, dans *Advances in Parallel Computing*, vol. 19, pages 441-451, avril 2010.
11. Darius Buntinas, Camille Coti, Thomas Herault, Pierre Lemarinier, Laurence Pilard, Ala Rezmehita, Eric Rodriguez et Franck Cappello : Blocking vs. Non-Blocking Coordinated Checkpointing for Large-Scale Fault Tolerant MPI, dans *Future Generation Computer Systems*, volume 24, numéro 1, pages 73-84, 2008.[PDF]

## Actes de conférences internationales avec comités de lecture

12. Camille Coti : Exploiting Redundant Computation in Communication-Avoiding Algorithms for Algorithm-Based Fault Tolerance, dans *Proceedings of the 2nd IEEE International Conference on High Performance and Smart Computing (IEEE HPSC 2016)*, New York, USA, avril 2016. [PDF]

13. Étienne André, Camille Coti et Hoang Gia Nguyen : Enhanced Distributed Behavioral Cartography of Parametric Timed Automata, dans *Proceedings of The 17th International Conference on Formal Engineering Methods (ICFEM 2015)*, Paris, novembre 2015. [PDF]
14. Camille Coti, Jean-Vincent Loddio et Emmanuel Viennet : Practical activities in network courses for MOOCs, SPOCs and eLearning with Marionnet, dans *Proceedings of the 14th International Conference on Information Technology Based Higher Education and Training (ITHET15)*, Lisbonne, juin 2015. [PDF]
15. Étienne André, Camille Coti et Sami Evangelista : Distributed Behavioral Cartography of Timed Automata, dans *Proceedings of the 21st European MPI Users' Group Meeting (EuroMPI/Asia'14)*, Kyoto, novembre 2014. [PDF]
16. Camille Coti : POSH : Paris OpenSHMEM : A High-Performance OpenSHMEM Implementation for Shared Memory Systems, dans *Proceedings of the International Conference on Computational Science (ICCS 2014)*, Cairns, Australie, Juin 2014. [PDF]
17. Camille Coti, Michel Koskas et Christophe Cerin : Fault Tolerance Logical Network Properties of Irregular Graphs, dans *Proceedings of the 12th International Conference on Algorithms and Architectures for Parallel Processing (ICA3PP-12)*, Fukuoka, Japon, septembre 2012. [PDF]
18. Frank Butelle et Camille Coti : A Model for Coherent Distributed Memory For Race Condition Detection, dans *Proceedings of the 13th Workshop on Advances in Parallel and Distributed Computational Models (APDCM'11)*, Anchorage, Alaska, USA, mai 2011. [PDF]
19. Emmanuel Agullo, Camille Coti, Jack Dongarra, Thomas Herault et Julien Langou : QR Factorization of Tall and Skinny Matrices in a Grid Computing Environment, dans *Proceedings of the 24th IEEE International Parallel & Distributed Processing Symposium (IPDPS'10)*, Atlanta, Georgia, USA, avril 2010. [PDF]
20. Pavel Bar, Camille Coti, Derek Groen, Thomas Herault, Valentin Kravtsov, Assaf Schuster et Martin Swain : Running parallel applications with topology-aware grid middleware, dans *Proceedings of the 5th IEEE International Conference on e-Science (eScience 2009)*, Oxford, UK, décembre 2009. [PDF]
21. Peter Sollich, Matthew Urry et Camille Coti : Kernels and learning curves for Gaussian process regression on random graphs, dans *Advances in Neural Information Processing Systems 22 (NIPS 2009)*, Vancouver, Canada, décembre 2009. [PDF]
22. George Bosilca, Camille Coti, Thomas Herault, Pierre Lemarinier et Jack Dongarra : Constructing Resilient Communication Infrastructure for Runtime Environments, dans *International Conference in Parallel Computing (ParCo2009)*, Lyon, France, septembre 2009. [PDF]
23. Camille Coti, Thomas Herault et Franck Cappello : MPI Applications on Grids : a Topology-Aware Approach, dans *Proceedings of the 15th European Conference on Parallel and Distributed Computing (EuroPar'09)*, Delft, Pays-Bas, LNCS volume 5704, pages 466–477, août 2009. [PDF]
24. Camille Coti, Thomas Herault, Sylvain Peyronnet, Ala Rezmerita et Franck Cappello : Grid Services For MPI, dans *Proceedings of the 8th IEEE International Symposium on Cluster Computing and the Grid (CCGrid'08)*, pages 417–424, Lyon, France, mai 2008. [PDF]
25. Camille Coti, Ala Rezmerita, Thomas Herault et Franck Cappello : Grid Services For MPI, dans *Proceedings of the 14th European PVM/MPI Users' Group Meeting (EuroPVM/MPI)*, Paris, pages 393–394, LNCS volume 4757, octobre 2007. [PDF]
26. Camille Coti, Thomas Herault, Pierre Lemarinier, Laurence Pilard, Ala Rezmerita, Eric Rodriguez et Franck Cappello : Blocking vs. Non-Blocking Coordinated Checkpointing for Large-Scale Fault Tolerant MPI, dans *Proceedings of the Int. Conf. for High Performance Networking Computing, Networking, Storage and Analysis (SC/06)*, ACM press, Tampa, FL, USA, novembre 2006. [PDF]

## Logiciels

27. *POSH* (Paris OpenSHMEM) : j'ai implémenté la norme OpenSHMEM pour les architectures sur mémoire partagée.

28. *OpenMPI* : j'ai participé au développement d'OpenMPI, sur des questions de passage à l'échelle de l'environnement d'exécution, l'utilisation de ports TCP spécifiques (notamment en présence d'un firewall), et sur le système de gestion des composants. Le code que j'ai écrit (en 2007-2009) figure encore dans le code source d'OpenMPI.
29. *Drivers d'OpenMPI* : j'ai également écrit quelques drivers pour OpenMPI, notamment pour améliorer son intégration dans l'infrastructure de Grid'5000, en l'interfaçant avec l'outil de réservation OAR et le lanceur TakTuk.
30. *QCG-OMPI* : j'ai implémenté une infrastructure supportant l'utilisation d'OpenMPI sur une grille institutionnelle de type grille de clusters, et des drivers pour OpenMPI permettant de l'utiliser. Cette infrastructure s'intègre dans le projet Européen QosCosGrid dont je faisais partie pendant ma thèse et qui a depuis été repris par d'autres partenaires dans un projet lui faisant suite.

## Présentations invitées

31. SIAM Parallel Processing for Scientific Computing (PP16), minisymposium "Resilience", Paris, France, avril 2016 : "Exploiting Redundant Computation in Communication-Avoiding Algorithms for Algorithm-Based Fault Tolerance".
32. Présentation invitée aux 10èmes journées de Compilation, septembre 2015, Banyuls-sur-Mer : "Modèles d'accès aux données dans les programmes parallèles sur mémoire distribuée".
33. Mini-Workshop et tutoriel "Big Data, Machine Learning and Social Media Analysis", 16-18 décembre 2014, Paris : "Parallel, distributed models and programming paradigms". Chair : Emmanuel Viennet.
34. Panel de la conférence ICA3PP 2012 : Future and Challenges of Parallel and Distributed Computing, avec Miroslaw Malek, Stephen S. Yau et Koji Nakano. Chair : Xu Huang.

## Vulgarisation

35. Actualités de l'Institut Galilée : "Camille Coti primée pour son article à Dcabs 2016", novembre 2016. [WWW]
36. Actualités scientifiques de l'INS2I/CNRS : "Mettre les données doubles sur les supercalculateurs", septembre 2016. [WWW]
37. "Binaire", blog de la SIF hébergé par le Monde Binaire : "S'il vous plaît... dessine-moi un superordinateur", 8 avril 2016. [WWW]
38. Meet-up "C++ FRUG #9 - Not Dead Yet!", groupe d'utilisateurs francophones de C++ : "Implémentation d'OpenSHMEM en C++11", 10 décembre 2015. [WWW]

## Workshops et posters

39. Camille Coti, Charles Lakos et Laure Petrucci : Formally Proving and Enhancing a Self-Stabilising Algorithm, dans Proceedings of the International Workshop on Petri Nets and Software Engineering (PNSE'16), Lawrence Cabac, Lars Michael Kristensen and Heiko Rölke, Toruń, Pologne, juin 2016, [PDF]
40. Camille Coti : Parametric, Probabilistic, Timed Resource Discovery System, dans *Proceedings of the 3rd International Workshop on Synthesis of Complex Parameters (SynCoP'16)*, Eindhoven, Nd, April 2016. [PDF]
41. Camille Coti, Sami Evangelista et Kais Klai : Queueless, Uncentralized Resource Discovery : Formal Specification and Verification, dans *Proceedings of Petri Nets and Software Engineering International Workshop, (PNSE'15)*, Bruxelles, juin 2015. [poster]
42. Peter Sollich et Camille Coti : Covariance functions and Bayes errors for GP, dans *Bayesian Research Kitchen (BaRK'08)*, workshop of the EU FP7 PASCAL II network of excellence, September 2008, Ambleside, Lake District, UK.
43. Camille Coti, Ala Rezmerita, Thomas Herault and Franck Cappello : Grid Services for MPI, *EuroPVM/MPI'07* poster session, Paris, France, October 2007.

44. Camille Coti, Thomas Herault, Pierre Lemarinier, Laurence Pilard, Ala Rezmerita, Eric Rodriguez et Franck Cappello : MPICH-Pcl vs MPICH-Vcl, *PariSTIC* poster, Nancy, France, 22-24 November 2006.
45. MPICH-V, MPI Implementation for volatile resources, stand INRIA à *SC/06*, Tampa, Floide, USA, 11-17 November 2006.

## Actes francophones

46. Camille Coti et Jean-Vincent Loddio : Progressivité dans les modules de réseaux avec Marionnet, dans *3ème Workshop Pédagogique Réseaux & Télécoms*, novembre 2014. [PDF]
47. Camille Coti : Introduction à la virtualisation en DUT R&T : retour d'expérience, dans *3ème Workshop Pédagogique Réseaux & Télécoms*, novembre 2014. [PDF]

## Communications

48. Frederic Roupin, Franck Butelle, Camille Coti et Etienne Leclercq : Une version Multithread du solveur BiqCrunch, dans *18ème congrès annuel de la société Française de Recherche Opérationnelle et d'Aide à la Décision (ROADEF'17)*, février 2017, Metz, France
49. Laurent Alfandari, Franck Butelle, Camille Coti, Lucian Finta, Gérard Plateau, Antoine Rozenknop et Frédéric Roupin : Combining VNS, simulated annealing, and a greedy heuristic for the ROADEF/EURO 2012 challenge, dans *25th European Conference on Operational Research (EURO 2012)*, Vilnius, juillet 2012.
50. Laurent Alfandari, Franck Butelle, Camille Coti, Lucian Finta, Lucas Létocart, Gerard Plateau, Frédéric Roupin, Antoine Rozenknop et Roberto Wolfler Calvo : Extended abstract on method used by Senior Team S26 for the ROADEF/EURO 2012 Challenge, dans *13ème congrès annuel de la société Française de Recherche Opérationnelle et d'Aide à la Décision (ROADEF'12)*, avril 2012, Angers, France. [PDF]

## Mémoires universitaires

51. Environnements d'exécution pour applications parallèles communiquant par passage de messages pour les systèmes à grande échelle et les grilles de calcul, Thèse de doctorat, Université Paris Sud-XI, novembre 2009. [PDF] [TEL]
52. Conception et évaluation d'un algorithme de tolérance aux fautes à points de reprise coordonnés pour MPICH-2, prix des meilleurs stages de fin d'études de la Fondation Louis Leprince-Ringuet, octobre 2006. [PDF]
53. Conception et évaluation d'un algorithme de tolérance aux fautes à points de reprise coordonnés pour MPICH-2, rapport de stage de fin d'études, septembre 2006. [PDF]

## Autres publications

54. Olivier Bodini, Camille Coti et Julien David : Parallel Galton Watson Process, CoRR abs/1606.06629 [cs.DC], juin 2016, 6 pages. [arXiv]
55. Camille Coti : Fault Tolerant QR Factorization for General Matrices, CoRR abs/1604.02504, avril, 4 pages. [arXiv]
56. Camille Coti, Charles Lakos et Laure Petrucci : Formally Proving and Enhancing a Self-Stabilising Distributed Algorithm, CoRR abs/1601.03767, janvier 2016, 21 pages. [arXiv]
57. Camille Coti : Exploiting Redundant Computation in Communication-Avoiding Algorithms for Algorithm-Based Fault Tolerance, CoRR abs/1511.00212, novembre 2015, 5 pages. [arXiv]
58. Camille Coti et Nicolas Greneche : OS-level Failure Injection with SystemTap, CoRR abs/1502.01509, février 2015, 4 pages. [arXiv]
59. Camille Coti, Sami Evangelista et Kais Klai : Time Petri Net Models for a New Queueless and Uncentralized Resource Discovery System, CoRR abs/1502.03431 février 2015, 8 pages. [arXiv]

60. Christophe Cérin, Camille Coti, Pierre Delort, Felipe Diaz, Maurice Gagnaire, Marija Mijic, Quentin Gaumer, Nicolas Guillaume, Jonathan Le Lous, Stephane Lubiartz, Jean-Luc Raffaelli, Kazuhiko Shiozaki, Hervé Schauer, Jean-Paul Smets, Laurent Séguin et Alexandrine Ville : Downtime statistics of current cloud solutions, rapport technique de l'International Working Group on Cloud Computing Resiliency, mars 2014, 5 pages. [PDF]
61. Camille Coti : POSH : Paris OpenSHMEM : A High-Performance OpenSHMEM Implementation for Shared Memory Systems, CoRR abs/1403.7791 [cs.DC], mars 2014, 13 pages. [arXiv]
62. Christophe Cérin, Camille Coti, Pierre Delort, Felipe Diaz, Maurice Gagnaire, Quentin Gaumer, Nicolas Guillaume, Jonathan Le Lous, Stephane Lubiartz, Jean-Luc Raffaelli, Kazuhiko Shiozaki, Hervé Schauer, Jean-Paul Smets, Laurent Séguin et Alexandrine Ville : Downtime statistics of current cloud solutions, rapport technique de l'International Working Group on Cloud Computing Resiliency, juin 2013, 3 pages. [PDF]
63. Maurice Gagnaire, Felipe Diaz, Camille Coti, Christophe Cerin, Kazuhiko Shiozaki, Yingjie Xu, Pierre Delort, Jean-Paul Smets, Jonathan Le Lous, Stephen Lubiartz et Pierrick Leclerc : Downtime statistics of current cloud solutions, rapport technique de l'International Working Group on Cloud Computing Resiliency, juin 2012, 2 pages. [PDF]
64. Franck Butelle et Camille Coti : A Model for Coherent Distributed Memory For Race Condition Detection, CoRR abs/1101.4193 [cs.DC], février 2011, 7 pages. [arXiv]
65. Glenn Luecke, Camille Coti, James Coyle, James Hoekstra, Marina Kraeva, Indranil Roy : Preliminary design document for UPC-CHECK : a tool for detecting UPC run-time errors, rapport de projet DoD, mars 2010, 23 pages.
66. Emmanuel Agullo, Camille Coti, Jack Dongarra, Thomas Herault et Julien Langou : QR Factorization of Tall and Skinny Matrices in a Grid Computing Environment, LAPACK Working Note #224, UTK research report UT-CS-10-651, janvier 2010, 15 pages. [LAWN]
67. Emmanuel Agullo, Camille Coti, Jack Dongarra, Thomas Herault et Julien Langou : QR Factorization of Tall and Skinny Matrices in a Grid Computing Environment, CoRR abs/0912.2572mak [cs.DC], décembre 2009, 15 pages. [arXiv]
68. Ala Rezmerita, Camille Coti, Thomas Herault et Sylvain Peyronnet : Définition des mécanismes minimaux d'un runtime tolérant aux pannes dans les infrastructures Petascale, ANR SPADES ANR 08-ANR-SEGI-025 deliverable report, novembre 2010, 14 pages. [PDF]
69. Elisabeth Brunet, Franck Cappello, Camille Coti, Thomas Herault et Sylvain Peyronnet : Supports d'exécution pour environnements petascales : État de l'art, ANR SPADES ANR 08-ANR-SEGI-025 deliverable report, avril 2010, 19 pages. [PDF]
70. Camille Coti, Thomas Herault, Derek Groen et Mariusz Mamonski : D1.2c : Adapted version of the OpenMPI Communication Library, UE QosCosGrid FP6-IST-2005-033883 deliverable report, juin 2009, 28 pages. [PDF]
71. Camille Coti, Thomas Herault et Ala Rezmerita : D1.2b : Adapted version of the OpenMPI Communication Library, UE QosCosGrid FP6-IST-2005-033883 deliverable report, octobre 2008, 45 pages. [PDF]
72. Krzysztof Kurowski, Mariusz Mamonski, Piotr Grabowski, Yannick Langlois, Guillaume Meche-neau, Thomas Herault, Camille Coti et Mark Ragan : D1.4 : Second Prototype and Integration of Grid Services Together with QoS-Aware Grid MW Providers, UE QosCosGrid FP6-IST-2005-033883 deliverable report, octobre 2008, 28 pages. [PDF]
73. Camille Coti, Thomas Herault et Franck Cappello : MPI Applications on Grids : A Topology-Aware Approach, INRIA research report #6633, septembre 2008, 21 pages. [HAL]
74. Camille Coti, Thomas Herault, Pierre Lemarinier, Sylvain Peyronnet et Ala Rezmerita : D1.2a : OpenMPI Communication Library, UE QosCosGrid FP6-IST-2005-033883 deliverable report, octobre 2007, 37 pages. [PDF]
75. David Carmeli, Valentin Kravtsov, Benny Yoshpa, Aassaf Schuster, Krzysztof Kurowski, Camille Coti et Thomas Herault : D2.1 Part 1 : Grid Services for Quasi Opportunistic Super Computing, UE QosCosGrid FP6-IST-2005-033883 deliverable report, avril 2007, 75 pages. [PDF]



76. Camille Coti, Thomas Herault, Krzysztof Kurowski, Pierre Lemarinier et Guillaume Mecheneau :  
D1.1 : State of the art/Gap analysis of Existing Grid Middleware Services for CS modeling, UE  
QosCosGrid FP6-IST-2005-033883 deliverable report, avril 2007, 32 pages. [PDF]